

PATENT ABSTRACTS OF JAPAN

(11) Publication number: 01310553 A

(43) Date of publication of application: 14 . 12 . 89

(51) Int. CI

H01L 21/68 H01L 21/205 H01L 21/302 H01L 21/31

(21) Application number: 63142073

(22) Date of filing: 09 . 06 . 88

(71) Applicant:

FUJI ELECTRIC CO LTD

(72) Inventor:

KIYOFUJI SHINJI

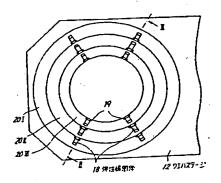
(54) SEMICONDUCTOR WAFER TREATING DEVICE

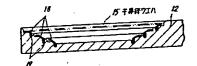
(57) Abstract:

PURPOSE: To make it possible to deliver wafers safely and reliably without applying an unreasonable impact load to the wafers by a method wherein elastic buffer members are installed on a wafer receiving surface, on which the wafers are placed, on a tray-shaped wafer stage mounted on a handling mechanism.

CONSTITUTION: Elastic buffer members 18, which are used as spring members, are ready-installed on a wafer receiving surface on a wafer stage 12 and when a wafer holding mechanism is made to descend from the upper direction in a state that a handling mechanism mounted with semiconductor wafers 15 is stood by here, the members 18 are deflected at a point of time when a static chuck is landed on the wafers 15 to absorb and relax an impact to be applied to the wafers. Moreover, in this case, even of the attitudes of the wafers 15 placed on the stage 12 are a little slanted, the attitudes of inclination of the wafers 15 automatically corrected and the wafers are abutted on the chucking face of the chuck in parallel to the chucking face. Thereby, the wafers 15 are reliably attracted and delivered to the chuck by applying a voltage to the chuck.

COPYRIGHT: (C)1989, JPO& Japio





@ 公開特許公報(A) 平1-310553

⑤Int.Cl.⁴

識別記号

庁内整理番号

@公開 平成1年(1989)12月14日

H 01 L 21/68 21/205 21/302 21/31

21/68

N-7454-5F 7739-5F B-8223-5F

F = 6824 - 5F

R-7454-5F審査請求 未請求 請求項の数 2 (全5頁)

神奈川県川崎市川崎区田辺新田1番1号

60発明の名称

半導体ウエハ処理装置

須特 顧 昭63-142073

②出 願 昭63(1988)6月9日

⑩発 明 者 清 藤

真 次

神奈川県川崎市川崎区田辺新田1番1号 富士電機株式会

补内

⑪出 顋 人 富士電機株式会社

366

四代 理 人 弁理士 山口 巖

一明 概 🐞

1. 発明の名称 半導体ウェハ処理装置 2. 特許請求の範囲

② 翻求項 1 に記載の半導体ウェハ処理装置において、ウェハ保持機構に組み込まれた静電チャックに対し、そのチャック面側に静電チャックのウェハ保持力よりも弱い力でウェハを離脱方向に押圧付勢するウェハ難脱用ばね部材を備えていることを特徴とする半導体ウェハ処理装置。

3.発明の詳細な説明

(産業上の利用分野)

本発明は、半導体ウエハ (以下「ウエハ」と呼称する) に対しプラズマ C V D などのプロセス 処理を行う半導体ウエハ処理装置に関する。

(従来の技術)

頭記した半導体ウェハ処理装置として、第4図に示すような枚葉処理方式の半導体ウェハ処理装置が同じ出験人より特願昭62-278746として既に提案されている。

 れてない昇降駆動機構に伝動結合されている。

また第2ロック室9に対向して窒外側にはクリーンベンチ14を備えており、ここにウエハ15を収容したカセット16と前記中継受け渡し機構10との間でウエハ15の移送、受け渡しを行う別なハンドリング機構17が設置してある。

位置に上昇復帰し、ハンドリング機構11は第1ロック室8の室内に退避して再び真空仕切弁を閉じる。これによりウエハのローディングが済み、この状態でプラズマCVD等のプロセス処理を行う。一方、ウエハのプロセス処理が済むと、前記したローディング操作とは逆な順序で処理済みのウエハがウエハ保持機関6よりハンドリング機構11のウエハステージ12へ受け波され、さらに第1.第2ロック室を経て室外に待機しているカセット16に収容される。

(発明が解決しようとする課題)

ところで、前記した半導体ウエハ処理装備 11の ウェハステージ 12との間でウエハ15を受けれがある と、ウェハ15の受け彼はのので多少でもずれが 例 の で カェハステージに対し、ウェハステージに対し、ウェハステージとの間に押圧されて 世チャックとウェハステージとの間に押圧されて

次に前記装置によるウエハの殺送、プロセス処 理について説明すると、まず未処理のウェハを収 容したカセット16を所定位置にセットし、ここか らハンドリング機構17の操作で一枚ずつ取出した ウェハ15を真空仕切弁を聞いた第2ロック室9の 中継受け渡し機構10に受け渡し、再び真空任切弁 を閉じて室内を真空排気する。続いて第1ロック ハンドリング機構11の操作でウエハ15を第2ロッ ク室9より第1ロック室8に取り込んだ後に再び 真空仕切弁を閉じる。次にプロセス反応窒1と第 1ロック窒8との間の真空仕切弁を開き、ハンド リング根標11の操作によりウエハ15をウエハステ ージ12に載せたまま室内側に設置したウェハ保持 **地様6の京下位置に移動する。続いてウェハ保持** 数排6を下降操作し、節電チャックのチャック面 がウェハステージ12に載っているウエハ15に着地 したところで停止し、ここで修電チャックの電極 に世圧を印加してウエハ15を静電チャックに吸着 保持させる。その後にウエハ保持機構6は再び定

破損したり、またウエハステージにืなったウエハの姿勢が傾いているとウエハ保持機構へ受け渡す際に存在チャックへの吸着が不確実となって受け渡しミスを招くなどのトラブルが発生することになる。

このためにウエハ保持機構 6. ハンドリング機構 11などの機器には極めて高い位置決め精度が要求されるが、高い位置決め精度の機能を持たせるためには機器のコストが大幅に満む他、実際に現地で半導体ウエハ処理整置を組立施工する際に行う機器相互間の連點位置合わせの調整作業が極めて厄介である。

また別な問題として、ウエハ保持機構 6 に採用した辞意チャックは、ウエハの切り 2000 に限して 2000 に 2000 に 3000 に

このガスプローによる難設方式では、その都度ブローガスがプロセス反応室内に吐き出されるので室内の真空度が低下する他、ガスプローに伴ってウエハ周辺部材から避埃が飛散し、ウエハの処理 面を汚損させるおそれがある。

本発明は上記の点にかんがみ成されたものであり、前記したウエハ受け渡し過程でのトラブルを生を防止し、多少の位置決め誤差分も吸収に、ソドリング機構とウエハ保持機構との間で安全・かつ確実にウエハ受けなるようにして、前記課題の解決を図った半導体ウエハ処理装置を提供することを目的とする。

[課題を解決するための手段]

上記課題を解決するために、本発明の半導体ウエハ処理装置においては、ハンドリング機構に搭取したトレー状のウエハステージに対し、半導体ウエハを載せるウエハ受け面に弾性緩衝体を設置して構成するものとする。

また、プロセス反応室内に設置のウェハ保持機構に組み込まれた静電チャックに対し、そのチャ

ウェハ離脱用ばね部材は、 ウェハを静電子 すると、 で 吸着保持させた状態で 覚圧印加 ハルを 強烈 観 説 を 強力 に 抗して ばね力で ウェハを 強烈 観 観 がるように 低く。 しかもばね力で ファー 離脱 制 は で さ せることに より、 従来の ガスス 室 変 度 で で となった ファ の 汚 損など の おそれは ー 切生 じることが ない・

(実施例)

第1回、第2回はハンドリング機構に装備した ウェハステージに対する本発明実施例の構成を示 す平面回、断面回、第3回はウェハ保持機構に組 み込まれた約電チャックに対する本発明実施例の 様成回を示すものである。

まず第1図、第2図において、12はトレー状のウェハステージであり、第4図に示したハンドリング機構11に搭取してウエハ15を機送するものである。ここでウェハステージ12におけるウェハ受け面に対し、周上4箇所には符号18で示す弾性抵低体が分散配備されている。この弾性緩衝体18は、

ック面側には葬電チャックのウェハ保持力よりも 弱い力でウェハを離脱方向に押圧付勢するウェハ 離脱用ばね部材を備えるとよい。

(作用)

上記様成のように、大変を表すると、大変を表すると、大変を表すると、大変を表する。

また、ウエハ保持機構の酢電チャックに設けた

次に前記した構成によるウエハ保持機構6とハ

ンドリング機様11のウェハステージ12との間で行 うウェハ15の受け渡し動作を説明する。まず第 4 図において、ハンドリング機構11のウエハステー ジ12に数サイプロセス反応第1内に散入したウエ ハ15をウェハ保持機構 6 ヘ受け渡すローディング 工程では、ウェハステージ12がウエハ保持機構 6 の真下位置に移送されて来ると、ウェハ保持機構 6 か下降して静電チャック21(第3図)がウエハ 15の上に若地して停止する。この過程でウエハス チージ側では弾性援街体18が挽み、着地の衝撃を 吸収するとともに、ウエハ15が修缮チャック21の チャック面へ平行に密着するよう姿勢修正される。 ここで移電チャック21の電板に電圧を印加するこ とにより、ウエハ15が静電チャック21に正しく吸 若保持されることになる。 つまり、ウエハ保持機 投るとハンドリング機構11との間に多少の位置す。 れがあっても、この位置決めのずれ分を吸収して ウェハ15を安全。かつ確実にウエハ保持機構6へ 受け渡すことができる。なお、ウエハの受け渡し が済むと、ウエハ保持機構6が定位置に上昇復帰

し、ウェハステージ12はハンドリング機構11の提作で第1ロック窓8に戻る。

一方、プロセス処理後にウェハ15をウェハ保持 機構 6 から離脱してハンドリング 機構 11の ウェハ ステージ12へ受け渡しするアンロード工程では、 ウエハステージ12をウエハ保持機構6の真下位置 に移動し、さらにウエハ15を静電チャックに吸着 したままりエハ保持機構6をウエハステージ12に 接近する位置まで下降させる。ここで辞電チャッ ク21への電圧印加を停止すると、残留電荷による 修復吸着力が低下する過程でウェハ難脱用ばね部 材23のばね力が打ち勝つようになると、ウェハ15 はばね力でチャック面から強制雑説し、下方に待 機しているウエハステーグ12上に落下して受け波 される。しかもこの受け波し過程でも弾性緩衝体 18が有効に機き、ウエハ15は後盤なしにウエハス テージ12に受容され、ウェハを破損から保護する。 (発明の効果)

本発明による半導体ウェハ処理装置は、以上説明したように構成されているので、次紀の効果を

典する.

すなわち、ハンドリング機構に搭載したトレー状のウェハステージに対し、ウェハを載せるウェハ受け面に弾性現衝体を設置したことにより、ウェハ保持機構との間でウェハ受け致しを行う際に多少の位置ずれがあっても、この位置ずれを吸収してウェハに不当な衝撃荷重を加えることなく安全、かつ確実に受け渡すことができる。

かくしてスループットが高く、かつウエハ受け

波し動作に対する安全性。信頼性の向上が図れる 半導体ウェハ処理装置が得られる。

4. 図面の簡単な説明

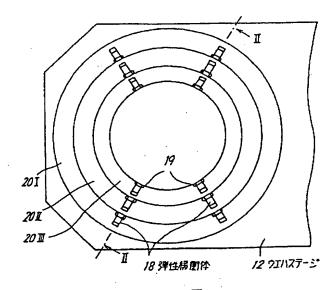
第1図、第2図はハンドリング機構に対する本発明実施例の構成を示す平面図、および第1図における矢視 『一 『新面図、第3図はウェハ保持機構に対する本発明変施例の構成図、第4図は本発明の実施対象となる半導体ウェハ処理装置の全体機要図である。各図において、

1:プロセス反応室、 6:ウェハ保持機構、 11: ハンドリング機構、 12:ウェハステージ、 15:半 導体ウェハ、 18:弾性緩衝体、 21:静電チャック、 23:ウェハ短 脱用 ばね 部 材。

代主人和理士 山 口 群



特閒平1-310553(5)



第 1 図

